



CERTIFICATION iBWAVE PROGRAMME DE COURS

NIVEAU 1 : PLANIFICATION DE RÉSEAUX AVEC iBWAVE DESIGN

À noter : La description de cours peut changer sans préavis

OBJECTIFS D'APPRENTISSAGE

À la fin de ce programme de certification, vous pourrez :

- ✓ Décrire le processus de conception de projet pour réseaux sans fil à l'intérieur des bâtiments
- ✓ Concevoir des projets pour réseaux sans fil à l'intérieur des bâtiments en utilisant des plans, des systèmes et des composants
- ✓ Configurer et générer des rapports
- ✓ Gérer les composants avec l'éditeur de la base de données des composants

PRÉREQUIS

(à compléter dans le Centre d'apprentissage)

- ✓ Révision de projet de réseaux sans fil à l'intérieur des bâtiments
- ✓ Processus de déploiement de projet à l'intérieur des bâtiments

INTRODUCTION À iBWAVE DESIGN

- ✓ Les défis des réseaux sans fil à l'intérieur des bâtiments
- ✓ Les caractéristiques et avantages d'iBwave Design
- ✓ L'environnement d'iBwave Design

CRÉATION DE PROJETS

- ✓ Démarrage d'un projet
 - Meilleures pratiques : comment démarrer un projet
 - Propriétés clés du projet
- ✓ Modélisation d'un bâtiment
 - Configurer la mise en page
 - Créer, importer, mettre à l'échelle et dupliquer les plans d'étages
 - Configurer le point de référence
 - Configurer le bâtiment : ordre des étages, sélection du rez-de-chaussée, propriétés du bâtiment
- ✓ Composants utilisés dans les réseaux sans fil à l'intérieur des bâtiments
 - Types de composants : systèmes sources, antennes, diviseurs/combineurs, pièces de fibre optique, câbles
 - Sous-parties, groupes de composants, composants préférés
- ✓ Conception de réseaux sans fil à l'intérieur des bâtiments
 - Positionner les composants sur les plans d'étages
 - Définir les chemins de câble
 - Ajouter les systèmes
 - Modifier les hauteurs des étages et des composants
 - Remplacer ou cloner les composants
 - Chercher et trouver les composants
 - Attribuer les composants aux plans d'étages
- ✓ Caractéristiques du synoptique (*design plan*) et autres plans
 - Configurer l'organisateur de synoptique (*Design Plan Organizer*)
 - Afficher les pièces correspondantes
 - Aligner les vias
 - Automatisation: positionnement des composants, équilibrage des diviseurs et remplacement des câbles
 - Contours d'antennes
 - Liste des messages de débogage
 - Ajuster les étiquettes
- ✓ Préparation de rapports - éléments graphiques et mise en page
 - Ajouter des zones de texte, des légendes et des annotations
 - Modifier les images (*crop/recadrer, rotate/pivoter, flip/inverser, etc.*)
 - Ajuster la mise en page et la bordure
- ✓ Autres paramètres utiles
 - Propriétés de projet : erreurs/alertes, calculs, préférences
 - Outils
 - Options et valeurs par défaut

RAPPORTS

- ✓ Types de rapport : *Equipment List, Link Budget, Antennas, etc.*
- ✓ Configurer les options de rapports ; imprimer et exporter les rapports
- ✓ Personnaliser les rapports

VALIDATION DE DESIGN

- ✓ Les erreurs et les pièges courants du design
 - Plan d'étages - ordre incorrect ou étages manquants
 - Position du point de référence du bâtiment sur les étages
 - Vérification de la liste des messages de débogage
 - Remplacement des câbles après épuración du design
 - Distribution de puissance mal équilibrée
 - Connecteurs de câbles

ÉDITEUR DE LA BASE DE DONNÉES DES COMPOSANTS

- ✓ L'environnement de l'éditeur de la BD des composants
- ✓ Configuration de la base de données
- ✓ Exportation et importation des fichiers VEX et XML
- ✓ Modifier les affectations de connecteurs, les messages de débogage et les listes de clients
- ✓ Création de composants : antenne, diviseur, câble, etc.

DESIGN D'UN PROJET À PARTIR DE ZÉRO

- ✓ Création d'un nouveau projet : configurer des propriétés de projet et ajout des plans d'étages
- ✓ Conception d'un réseau : ajouter des systèmes et des composants selon les spécifications
- ✓ Épuración du design : utiliser l'organisateur de synoptique (*Design Plan Organizer*) et l'outil d'automatisation (*Automation Tool*) pour épurer le design et équilibrer la puissance de sortie du réseau

EXAMEN FINAL

(2 h 30 min)